

# 検査成績表

<TEST REPORT>

1/1

品名<Model Name> ( メモリハイコーダ<MEMORY HiCORDER> )  
 形名<Model Number> ( MR8740 )  
 製造番号<Serial No.> ( No. 160810864 )  
 検査年月日<Test Date> ( 2016-08-03 )  
 ( <YYYY-MM-DD> )  
 検査条件<Test Conditions> ( 25.8 °C, 60 %rh )

1. 時間軸確度 <Time Base Accuracy>

レンジ <Range>	入力 <Input>	許容範囲 <Tolerance>	校正値 *1 <Calibration Value>	
			Block I (1-32ch)	Block II (1-22ch)
100 μs/DIV	1kHz 2Vp-p 方形波	-0.010 % ~	0.010 % ( -0.004 % )	( -0.004 % )
100 μs/DIV	1Hz 2Vp-p 方形波	-0.010 % ~	0.010 % ( -0.004 % )	( -0.004 % )

  

項目 <Item>	結果 <Result>
--------------	----------------

2. 動作 <Self Check>

-1.LED チェック <LED Check> ( PASS )

3. セルフチェック <Self Check>

-1.ROM,RAMチェック <ROM,RAM Check> ( PASS ) ( PASS )

-2.ブザーチェック <Buzzer Check> ( PASS ) ( PASS )

-3.ディスプレイチェック <Display Check> ( PASS ) ( PASS )

4. 機能 <Function>

-1.ユニットの識別 <Unit Discrimination> ( PASS ) ( PASS )

-2.ユニットデータ、ストレージ機能 <Unit Data , Storage> ( PASS ) ( PASS )

-3.ユニットの設定 <Unit's Settings> ( PASS ) ( PASS )

-4.ロジックデータ <Logic Data> ( PASS ) ( PASS )

-5.マニュアルトリガ <Manual Trigger> ( PASS ) ( PASS )

-6.トリガ <Trigger> ( PASS ) ( PASS )

-7.USBホスト機能 <USB Host> ( PASS ) ( PASS )

-8.LAN <LAN Interface> ( PASS ) ( PASS )

-9.時計、設定のバックアップ <Clock , Back Up> ( PASS ) ( PASS )

-10.トリガ同期<TRG Synchronize> ( PASS )

備考 <Note>

入力オプションユニットは、別途検査とする。<The input optional units are inspected separately.>

\*1.FAIL判定箇所は、グレー表示としています。

<FAIL decision points are highlighted in gray.>

総合判定<Overall Result>

( PASS )

検査者<Inspected By>

( )

承認者<Approved By>

( )