

SAMPLE

検査成績表

<TEST REPORT>

品名<Model Name> (スイッチメインフレーム)
 <SWITCH MAINFRAME>
 形名<Model Number> (SW1001)
 製造番号<Serial No.> (No. 180512345)
 検査年月日<Test Date> (2018-06-01)
 <YYYY-MM-DD>
 検査条件<Test Conditions> (23.0 °C, 50 %rh)

項目 <Item>	測定箇所 <Measurement Point>	許容範囲 <Tolerance>	測定結果 *2 <Measurement Result>
1. オフセット電圧<Offset Voltage>			
SLOT1	Terminal1	-4.9 μV ~ 4.9 μV	(1.0 μV)
	Terminal2 sense	-4.9 μV ~ 4.9 μV	(1.0 μV)
SLOT2	Terminal1	-4.9 μV ~ 4.9 μV	(1.0 μV)
	Terminal2 sense	-4.9 μV ~ 4.9 μV	(1.0 μV)
SLOT3	Terminal1	-4.9 μV ~ 4.9 μV	(1.0 μV)
	Terminal2 sense	-4.9 μV ~ 4.9 μV	(1.0 μV)
2. 経路抵抗<Initial Circuit Resistance(Cycle value between HIGH and LOW)>			
SLOT1	Terminal1	0.00 Ω ~ 1.49 Ω	(0.02 Ω)
	Terminal2 sense	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
	Terminal2 source	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
	Terminal3 sense	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
	Terminal3 source	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
	Terminal3 return	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
SLOT2	Terminal1	0.00 Ω ~ 1.49 Ω	(0.02 Ω)
	Terminal2 sense	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
	Terminal2 source	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
	Terminal3 sense	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
	Terminal3 source	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
	Terminal3 return	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
SLOT3	Terminal1	0.00 Ω ~ 1.49 Ω	(0.02 Ω)
	Terminal2 sense	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
	Terminal2 source	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
	Terminal3 sense	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
	Terminal3 source	0.00 Ω ~ 0.99 Ω	(0.02 Ω)
	Terminal3 return	0.00 Ω ~ 0.99 Ω	(0.02 Ω)

備考<Note>

- *1. SW1001の検査には、マルチプレクサモジュールSW9002(弊社所有治具)を使用しております。
 <Multiplexer module SW9002 (our own jig) is used for testing SW1001.>
- *2. FAIL判定箇所は、グレー表示としています。<FAIL decision points are highlighted in gray.>
- *3. ターミナル1,2,3の全ての端子をHigh側一括およびLow側一括にして、その間を測定しています。
 この試験は、社内規格で決めて行っております。
 <"H" terminals of Terminal 1, 2 and 3, and "L" terminals of the same are bundled respectively.
 Then insulation resistance between the bundled "H" and "L" is measured.
 This test is decided according to internal standards.>

総合判定<Overall Result> (PASS)	検査者<Inspected By> ()	承認者<Approved By> ()
----------------------------------	--------------------------	-------------------------

SAMPLE

検査成績表

<TEST REPORT>

品名<Model Name> (スイッチメインフレーム)
<SWITCH MAINFRAME>
形名<Model Number> (SW1001)
製造番号<Serial No.> (No. 180512345)
検査年月日<Test Date> (2018-06-01)
<YYYY-MM-DD>

項目 <Item>	測定箇所 <Measurement Point>	許容範囲 <Tolerance>	測定結果 *2 <Measurement Result>
3. 絶縁抵抗	H-L間(DC 60V印加) <Insulation Resistance between "H" and "L" (at 60V DC)>*3 H-括-L-括<Between High and Low batch>	15.0 GΩ ~	(21.0 GΩ)
4. 機能<Function>			
No.	項目<Item>		結果<Result>*2
	アナログバス間オープンチェック <Analog-Bus Open-state check >		(PASS)